

Artikelnr.: 384130

BPI-F2S - Bananen-Pi

ab **76,29 EUR**

Artikelnr.: 384130
Versandgewicht: 0.20 kg
Hersteller: BPI



Produktbeschreibung

Banana Pi BPI-F2S FPGA Board mit Sunplus Plus1(sp7021) Design mit 512M RAM und 8G eMMC Sunplus SP7021 "Plus1" Quad-Core Cortex-A7 Prozessor 128MB oder 512MB DDR3 DRAM 8GB eMMC 2x 10/100M Ethernet industrial grade: -40C ~ +85°C FPGA Interface Option: FPGA board Xilinx Artix-7 XC7A100T, 32 MByte QSPI Flash memory, power by single 3.3V Banana Pi BPI-F2S ist die erste Platine mit Banana Pi Team und SunPlus, dies ist eine industrietaugliche Platine. verwenden Sie Plus1(sp7021) Design. dies ist eine industrietaugliche Platine. wir entwerfen auch eine Xilinx Artix-7 FPGA Erweiterungsplatine. Banana Pi BPI-F2S Soc Design und Xilinx Artix-7 FPGA Entwicklungskit SunPlus sp7021 ist ein revolutionärer SoC, der die Leistung eines Linux-grade Chips und die Einfachheit der Integration eines Mikrocontrollers hat. Er verfügt über einen ARM Cortex-A7 Quad-Core, einen ARM926 Echtzeit-Core und einen 8051 Low-Power-Core. Der von Sunplus Technology in Zusammenarbeit mit Tibbo Technology konzipierte PLUS1-Chip enthält alle hochentwickelten Elemente, die typischerweise in modernen industrietauglichen Embedded-Linux-Chips zu finden sind, fügt eine Fülle von Funktionen hinzu, die auf IoT- und industrielle Steuerungsanwendungen abzielen, und liefert das resultierende Design in einem einfachen, mikrocontrollerähnlichen Gehäuse, das nur wenige externe Komponenten benötigt, den Schaltplan vereinfacht und die Komplexität der Leiterplatte reduziert. SP7021 ist eine SoC-Lösung für die industrielle Steuerung. Er erfüllt die Anforderungen der Kunden in Bezug auf die Funktionen, ist aber gleichzeitig kostengünstig, so dass die Wettbewerbsfähigkeit der Kunden auf dem Markt verbessert wird. Der SP7021 bietet zahlreiche GPIOs, Speicher und USB-Schnittstellen. Außerdem bietet es eine MIPI CSI-Schnittstelle für den Videoeingang und eine HDMI-Schnittstelle für den Videoausgang. Außerdem bietet es eine FPGA-Schnittstelle zur Funktionserweiterung. SP7021 hat auch 4 Ethernet-Ports, die den Kunden eine sehr wettbewerbsfähige Lösung bieten. Hardware-Spezifikationen: - SoC - Sunplus SP7021 "Plus1" mit einem Vierkern-Cortex-A7-Prozessor mit 1,0 GHz, einem Arm A926-Mikroprozessor, einem 8051-Kern zur Verarbeitung von E/As und 128 MB oder 512 MB DDR3-DRAM. - Speicher - 8GB eMMC Flash, microSD-Kartensteckplatz - Videoausgang - HDMI 1.4 Ausgang - Kamera I/F - MIPI CSI Anschluss - Konnektivität - 2x 10/100M Ethernet - USB - 2x USB 2.0 Host-Ports, 1x Micro-USB-Port - 40-Pin-GPIO-Header kompatibel mit Raspberry Pi-Header - 2x 50-Pin-FPGA-Schnittstelle für Trez Electronic TE0725LP-01-100-2D Artix 7 FPGA-Board - Unbestückter, undokumentierter 50-poliger Header, der anscheinend zu einem der Header für das optionale FPGA-Board geroutet ist - Debugging - 3-poliger Header für UART-Konsole, 10-poliger JTAG-Header, SWD ICE-Port - Sicherheit - TPM 2.0 über ST33TPH2E12C Sicherheitselement - Sonstiges - Netzschalter, Reset-Knopf, Boot-Auswahl-Dip-Schalter - Stromversorgung - 12VDC über Power Barrel-Buchse - Abmessungen - 135x80mm - Temperaturbereich - -40C ~ +85°C Lieferumfang: - BPI-F2S sunplus board - 2. FPGA board: Xilinx Artix-7 XC7A100T, 32 MByte QSPI Flash-Speicher, Stromversorgung über 3,3 V - 3. Lehrplatine: 4-stellige 7-Segment-Digitalröhren-Lehre, DIP8-Sockel für SPI-Flash-IP-Authentifizierung, 8 LED-Leuchten werden für die Lehre verwendet - 4. Debug-Tooling - 5. 12 V/2 A Adapter

Technische Daten

Hier gehts zum Artikel
Alle Informationen,
tagesaktuelle Preise und
Verfügbarkeiten

